OPE JOING THAT THE THE

IN THE UNITED STATES PATENT AND TRADEMARK OFFICE

ATTY.'S DOCKET: SAIJO=7 2829 In re Application of: Art Unit: Examiner: S. GEYER Kinji SAIJO et al Appln. No.: 10/009,196 Washington, D.C. Nationalized: April 15, 2002 Confirmation No. PCT/JP00/03746 I.A. No.: May 22, 2003 June 9, 2000 I.A. Date: For: CLAD PLATE FOR FORMING ...

PRIORITY CLAIM AND SUBMISSION OF ANOTHER COPY OF THE PRIORITY APPLICATION

Mail Stop Honorable Commissioner for Patents P.O. Box 1450 Alexandria, VA 22313-1450

Sir:

The Office Action mailed April 15, 2003, states that the PTO has not received applicants' priority document; this is indicated even though applicants' records suggest that the priority document was forwarded by the International Bureau.

Nevertheless, as the priority document from the International Bureau has been either lost in the mail or in the PTO, applicants submit herewith a certified copy of said priority application JP1999 - 164454 filed June 10, 1999, and applicants hereby again respectfully claim priority thereof.

In re Appln. No. 10/009,196

For the record, this is not intended to be a reply to the Office Action mailed April 15, 2003, which reply will be filed in due course.

Respectfully submitted,

BROWDY AND NEIMARK, P.L.L.C. Attorneys for Applicants

Ву

Sheridan Neimark

Registration No. 20,520

SN:jec

Telephone No.: (202) 628-5197 Facsimile No.: (202) 737-3528

G:\BN\T\TOYO\Saijo7\Pto\SubmnPriorAppln22May03.doc

日本国特許庁 JAPAN PATENT OFFICE

別紙添付の書類に記載されている事項は下記の出願書類に記載されている事項と同一であることを証明する。

This is to certify that the annexed is a true copy of the following application as filed with this Office

出願年月日

Date of Application:

1999年 6月10日

出 願 番 号

Application Number:

平成11年特許願第164454号

[ST.10/C]:

[JP1999-164454]

出 願 人 Applicant(s):

東洋鋼飯株式会社

2003年 5月 9日

特許庁長官 Commissioner, Japan Patent Office



特平11-164454

【書類名】

特許願

【整理番号】

P1558

【あて先】

特許庁長官 殿

【国際特許分類】

B32B 15/01

H05K 3/46

【発明者】

【住所又は居所】

山口県下松市東豊井1296番地の1 東洋鋼飯株式会

社技術研究所内

【氏名】

西條 謹二

【発明者】

【住所又は居所】 山口県下松市東豊井1296番地の1 東洋鋼飯株式会

社技術研究所内

【氏名】

吉田 一雄

【発明者】

【住所又は居所】 山口県下松市東豊井1296番地の1 東洋鋼飯株式会

社技術研究所内

【氏名】

岡本 浩明

【発明者】

【住所又は居所】 山口県下松市東豊井1296番地の1 東洋鋼飯株式会

社技術研究所内

【氏名】

大澤 真司

【特許出願人】

【識別番号】 390003193

【氏名又は名称】 東洋鋼飯株式会社

【代表者】

田辺 博一

【代理人】

【識別番号】 100100103

【弁理士】

【氏名又は名称】 太田 明男

【手数料の表示】

【予納台帳番号】 017385

【納付金額】

21,000円

【提出物件の目録】

【物件名】

明細書 1

【物件名】

図面 1

【物件名】

要約書 1

【包括委任状番号】 9708037

【プルーフの要否】 要

【書類名】 明細書

【発明の名称】 半導体装置用インターポーザ形成用クラッド板、半導体装置用インターポーザ及びそれらの製造方法

【特許請求の範囲】

【請求項1】 銅箔材とニッケル箔材を0.1~3%の圧下率で圧接して製造される半導体装置用インターポーザ形成用クラッド板。

【請求項2】 片面又は両面にニッケルめっきを具備する銅箔材と、他の銅箔 材又は片面にニッケルめっきを具備する銅箔材とを、0.1~3%の圧下率で圧 接して製造される半導体装置用インターポーザ形成用クラッド板。

【請求項3】 前記クラッド板が、銅/ニッケル/銅/ニッケル/銅の5層である請求項1又は2のクラッド板。

【請求項4】 請求項1~3のいずれかに記載のクラッド板を選択的にエッチングして、半導体チップとの接続用バンプ、配線層を形成し、半導体チップと配線層の接続を、異方性導電接着剤を用いて半導体チップ接続用バンプを通じて行うようにし、インターポーザの厚み方向の導通を、エッチングにより形成された柱状導体を介して行う、半導体装置用インターポーザ。

【請求項5】 導体層等を形成する銅箔材とエッチングストップ層を形成するニッケル箔材又はニッケルめっきを積層すると共に0.1~3%の圧下率で圧接して半導体装置用インターポーザ形成用クラッド板を形成し、該クラッド板を選択的にエッチングして柱状導体を形成し、配線層を形成する銅箔材上に絶縁層を形成し、該クラッド板の柱状導体形成面と反対側に半導体チップ接続用のバンプおよび配線層を形成することを特徴とする半導体装置用インターポーザの製造方法。

【請求項6】 前記半導体装置用インターポーザ形成用クラッド板は、真空槽内で前記銅箔と前記ニッケル箔又はニッケルめっきの接合面を予め活性化処理した後、前記銅箔と前記ニッケル箔材又はニッケルめっきを積層して $0.1\sim3\%$ の圧下率で冷間圧接することによって形成し、その際、前記活性化処理を、 $0.1\times10^{-1}\sim1\times10^{-4}$ Torr の極低圧不活性ガス雰囲気中で、②接合面を有する前記銅箔と前記ニッケルめっきをそれぞれアース接地した一方の電極Aとし

、絶縁支持された他の電極Bとの間に1~50 MHzの交流を印加してグロー放電を行わせ、③かつ、前記グロー放電によって生じたプラズマ中に露出される電極の面積が、電極Bの面積の1/3以下で、④スパッタエッチング処理することによって行うようにしたことを特徴とする請求項1~3記載のいずれかに記載の半導体装置用インターポーザ形成用クラッド板の製造方法。

【発明の詳細な説明】

[0001]

【発明の属する技術分野】

本発明は、半導体チップを搭載する基板となる、半導体装置用インターポーザを形成するためのクラッド板、該クラッド材を用いて製造する半導体装置用インターポーザ及びそれらの製造方法に関するものである。

[0002]

【従来の技術】

近年、電子機器の小型・軽量化、高機能化に伴い、それに搭載する半導体パーケージ装置にも小型化が要求され、小型の半導体パッケージ装置が開発されてきた。そして、チップサイズとほぼ同程度のサイズの半導体装置が提案されている

[0003]

特開平10-74807号公報にこのような半導体装置の製造方法が開示されており、その概略図を図12に示す。インターポーザ100(基板)の片面には半導体チップ101が搭載され、基板上の配線パターン102と接続されている。また、配線は、基板の厚み方向に形成されたビアホール103を通じて実装基板側へ導通がなされ、ビアホールの実装基板側には外部接続用の半田バンプ104が形成されている。

[0004]

【発明が解決しようとする課題】

以上のような構成の半導体装置において、インターポーザ両面の導通は、スルーホールを形成した後、めっき等により導電物質を充填することでなされている。しかし、微細なスルーホールの形成およびそこへのめっき形成の工程は、技術

的に困難さが伴う上、比較的厚いメッキを施すことになり、コストが高くなるという課題があった。

[0005]

本発明は、このような課題を解決しようとするものであり、安価に製造することができかつ良好な特性を有する半導体装置用インターポーザ形成用クラッド板、それを用いた半導体装置用インターポーザ及びそれらの製造方法を提供することを課題とする。

[0006]

【課題を解決するための手段】

請求項1の半導体装置用インターポーザ形成用クラッド板は、銅箔材とニッケル箔材を0.1~3%の圧下率で圧接して製造されることを特徴とする。

[0007]

請求項2のクラッド板は、片面又は両面にニッケルめっきを具備する銅箔材と、他の銅箔材又は片面にニッケルめっきを具備する銅箔材とを、0.1~3%の圧下率で圧接して製造されることを特徴とする。

[0008]

請求項3のクラッド板は、銅/ニッケル/銅/ニッケル/銅の5層であること を特徴とする。

[0009]

請求項4の半導体装置用インターポーザは、請求項1~3のいずれかのクラッド板を選択的にエッチングして、半導体チップとの接続用バンプ、配線層を形成し、半導体チップと配線層の接続を、異方性導電接着剤を用いて半導体チップ接続用バンプを通じて行い、インターポーザの厚み方向の導通を、エッチングにより形成された柱状導体を介して行うことを特徴とする。

[00010]

請求項5の半導体装置用インターポーザの製造方法は、導体層等を形成する銅箔材とエッチングストップ層を形成するニッケル箔材又はニッケルめっきを積層すると共に0.1~3%の圧下率で圧接して半導体装置用インターポーザ形成用クラッド板を形成し、クラッド板を選択的にエッチングして柱状導体を形成し、

配線層を形成する銅箔材上に絶縁層を形成し、クラッド板の柱状導体形成面と反対側に半導体チップ接続用のバンプおよび配線層を形成することを特徴とする。

[0011]

請求項 6 の製造方法は、クラッド板が、真空槽内で銅箔とニッケル箔又はニッケルめっきの接合面を予め活性化処理した後、銅箔とニッケル箔材又はニッケルめっきを積層して $0.1\sim3$ %の圧下率で冷間圧接することによって形成し、その際、活性化処理を、 $0.1\times10^{-1}\sim1\times10^{-4}$ Torr の極低圧不活性ガス雰囲気中で、②接合面を有する銅箔とニッケルめっきをそれぞれアース接地した一方の電極Aとし、絶縁支持された他の電極Bとの間に $1\sim5$ 0 MHzの交流を印加してグロー放電を行わせ、③かつ、グロー放電によって生じたプラズマ中に露出される電極の面積が、電極Bの面積の1/3以下で、0.2パッタエッチング処理することによって行うようにされたことを特徴とする。

[0012]

【発明の実施の形態】

以下、図1~図10に示す一実施の形態を参照して、本発明を具体的に説明する。まず、本発明の一実施の形態に係る半導体装置の構造について、図10を参照して説明する。

図示するように、銅箔からなる配線層10(厚み10~100μm が好適である)の両面にはニッケルめっきからなるエッチングストッパー層11、12(厚み0.5~3μm が好適である)が接合されている。配線層10の半導体チップ1搭載側先端には、半導体チップ1との接続用バンプ18(厚みは10~100μm が好適である)が形成されている。また、配線層の実装基板側には絶縁樹脂13が形成され、柱状導体17(厚み10~100μm が好適である)によって実装面との導通がなされ、実装面には半田バンプ2が形成されている。

[0013]

次に、上記した半導体装置用インターポーザの製造方法について説明する。まず、半導体装置用インターポーザを製造した際に内部導体層10となる銅箔19 (厚み10~100μm 好適である)の両面にエッチングストッパー層11、12となるニッケルめっき20、21を施してニッケルめっき銅箔材22を製造す

る(図1参照)。

[0014]

次に、ニッケルめっき銅箔材22を、図11に示すクラッド板製造装置における巻き戻しリール23に巻き付ける。また、柱状導体17となる銅箔材24を巻き戻しリール25に巻き付ける。巻き戻しリール23、25からニッケルめっき銅箔材22と銅箔材24を同時に巻き戻し、その一部をエッチングチャンバ26内に突出した電極ロール27、28に巻き付け、エッチングチャンバ26内において、スパッタエッチング処理して活性化する。

[0015]

この際、活性化処理は、本出願人が先に特開平1-224184号公報で開示したように、 $①1\times10^{-1}\sim1\times10^{-4}$ Torr の極低圧不活性ガス雰囲気中で、②接合面を有するニッケルめっき銅箔材22と銅箔材24をそれぞれアース接地した一方の電極Aとし、絶縁支持された他の電極Bとの間に $1\sim50$ MHzの交流を印加してグロー放電を行わせ、③かつ、前記グロー放電によって生じたプラズマ中に露出される電極の面積が、電極Bの面積の1/3以下で、④スパッタエッチング処理することによって行う。

[0016]

その後、真空槽29内に設けた圧延ユニット30によって冷間圧接し、3層構造を有する半導体装置用インターポーザ形成用クラッド板31を巻き取りロール32に巻き取る。

次に、この3層構造を有する半導体装置用インターポーザ形成用クラッド板31を再度巻き戻しリール23に巻き付ける。また、接続用バンプ18となる銅箔材33(図1参照)を巻戻しリール25に巻き付ける。巻き戻しリール23、25からクラッド板31と銅箔材33をそれぞれ巻き戻し、その一部をエッチングチャンバ26内に突出した電極ロール27、28に巻き付け、エッチングチャンバ26内において、スパッタエッチング処理され活性化する。

[0017]

この場合も、活性化処理は、同様に、 $①1 \times 10^{-1} \sim 1 \times 10^{-4}$ Torr の極低圧不活性ガス雰囲気中で、②接合面を有する半導体装置用クラッド板31と

銅箔材33をそれぞれアース接地した一方の電極Aとし、絶縁支持された他の電極Bとの間に1~50 MHzの交流を印加してグロー放電を行わせ、③かつ、前記グロー放電によって生じたプラズマ中に露出される電極の面積が、電極Bの面積の1/3以下で、④スパッタエッチング処理することによって行い、図1に示すように、5層構造を有する半導体装置用クラッド板34を製造する。

なお、上記においては、銅箔材に予めニッケルめっきをしたものを圧接する例 を説明したが、ニッケルめっきに代えて上記設備を用いて銅箔材にニッケル箔を 圧接したものを用いることもできる。この場合銅箔材の両面にニッケル箔を圧接 したものも適用できる。

[0018]

また、上記設備を使用して圧接を繰返し行うことにより、銅/ニッケル/銅/ニッケル/銅という順番で、銅層を表裏層に設け、中間層にニッケル層を介した 多層のクラッド板を製造することができる。

さらに、上記巻き戻しリールを3台以上設けこれらのリールに銅箔材やニッケル箔材などを設置し、3台以上のリールから箔材の供給を同時に受けることにより、1回の圧接で多層構造のクラッド板を製造することができる。

[0019]

半導体装置用インターポーザ形成用クラッド板34を所望の大きさに切断した後、図2~図9を参照して説明する以下の工程を経て半導体装置用インターポーザを製造する。まず、図2に示すように、銅箔材24の表面にフォトレジスト膜35を形成した後、露光・現像する。

[0020]

次に、図3に示すように、銅箔材24の選択エッチングを行い、銅箔材24を 、柱状導体17を残して除去する。エッチング液としては、硫酸+過酸化水素水 液または過硫酸アンモニウム液等を用いることが望ましい。

[0021]

そして、図4に示すように、ニッケル層20を選択エッチングにより除去する。エッチング液としては、市販のNiエッチング液(例えばメルテックス社製、メルストリップN-950)を用いることが望ましい。

[0022]

次に、図5に示すように、絶縁樹脂39を塗布する。絶縁樹脂39としては、 例えばエポキシもしくはポリイミド樹脂等を用いることが望ましい。

[0023]

そして、図6に示すように、樹脂39の表面を均一にするため、研磨を行う。 このとき、柱状導体17の頭部が表面に露出するようにする。

[0024]

さらに、図7に示すように、銅箔材33の選択エッチングを行い、銅箔材33 を、柱状導体18を残して除去する。エッチング液としては、硫酸+過酸化水素 水液または過硫酸アンモニウム液等を用いることが望ましい。

[0025]

次に、図8に示すように、ニッケル層21を除去する。エッチング液としては、市販のNiエッチング液(例えばメルテックス社製、メルストリップN-950)を用いることが望ましい。

[0026]

そして、図9に示すように、銅箔材の表面にフォトレジスト膜37を形成すると共に露光、現像を行い、塩化第二鉄や硫酸+過酸化水素等を用いて銅箔19をエッチング処理する。これにより、配線層が形成される。

[0027]

図10に示すように、半導体チップ1を、導電粒子3を含む異方性導電接着剤 4によって、配線層の表面に接続する。また、実装基板側の柱状導体17に対応 する位置に、半田バンプ2を形成する。

[0028]

【発明の効果】

以上説明してきたように、請求項1~3記載の半導体装置用インターポーザ形成用クラッド板においては、銅箔材とニッケル箔材を0.1~3%の低圧下率で圧接したり、片面又は両面にニッケルめっきを具備する銅箔材と、他の銅箔材又は片面にニッケルめっきを具備する他の銅箔材を積層した状態で、0.1~3%の低圧下率で圧接する。このため、接合界面のストレスを低く抑えることによっ

て接合界面の平坦度を保持でき、かつ、加工性回復のための熱処理も不要である ため界面に合金属は生成しないので、選択エッチング性に優れた半導体装置用イ ンターポーザ形成用クラッド板を製造することができる。

[0029]

請求項4記載の半導体装置用インターポーザにおいては、上記した半導体装置 用インターポーザ形成用クラッド板を、選択的にエッチングして、半導体チップ との接続用バンプ、配線層を形成し、インターポーザの厚み方向の導通を、エッ チングにより形成された柱状導体を介して行うようにしているので、小型半導体 装置に対応できる半導体装置用インターポーザを、効率よく安価に製造すること ができる。また、半導体チップと配線層の接続を、導電粒子を含む異方性導電接 着剤を用いて半導体チップ接続用バンプを通じて行うようにしているので、半導 体チップ上にバンプを形成する必要がなく、半導体装置の低コスト化が図れる。

[0030]

請求項5記載の半導体装置用インターポーザの製造方法においては、導体層を 形成する銅箔とエッチングストップ層を形成するニッケルめっきを積層すると共 に圧接して半導体装置用クラッド板を形成し、クラッド板を選択的にエッチング して柱状導体を形成し、配線層を形成する銅箔材上に絶縁層を形成し、クラッド 板の柱状導体形成面と反対側に半導体チップ接続用のバンプおよび配線層を形成 することによって半導体装置用インターポーザを製造するようにしているので、 小型半導体装置に対応できる半導体装置用インターポーザを効率よくかつ安価に 製造することができる。

[0031]

請求項6記載の半導体装置用インターポーザ形成用クラッド板の製造方法においては、クラッド板を真空槽内で銅箔とニッケルめっきの接合面を予め活性化処理した後、銅箔とニッケルめっきを積層して0.1~3%の低圧下率で冷間圧接することによって形成するようにしたので、接合界面のストレスを低く抑えることによって接合界面の平坦度を保持でき、かつ、加工性回復のための熱処理も不要であり界面に合金層が生成しないので、選択エッチング性に優れた半導体装置用インターポーザ形成用クラッド板を製造することができる。

【図面の簡単な説明】

【図1】

本発明の一実施の形態に係る半導体装置用インターポーザの製造方法の工程説明図である。

【図2】

本発明の一実施の形態に係る半導体装置用インターポーザの製造方法の工程説明図である。

【図3】

本発明の一実施の形態に係る半導体装置用インターポーザの製造方法の工程説明図である。

【図4】

本発明の一実施の形態に係る半導体装置用インターポーザの製造方法の工程説明図である。

【図5】

本発明の一実施の形態に係る半導体装置用インターポーザの製造方法の工程説明図である。

【図6】

本発明の一実施の形態に係る半導体装置用インターポーザの製造方法の工程説 明図である。

【図7】

本発明の一実施の形態に係る半導体装置用インターポーザの製造方法の工程説明図である。

【図8】

本発明の一実施の形態に係る半導体装置用インターポーザの製造方法の工程説明図である。

【図9】

本発明の一実施の形態に係る半導体装置用インターポーザの製造方法の工程説明図である。

【図10】

本発明の一実施の形態に係る半導体装置用インターポーザの製造方法の工程説明図である。

【図11】

クラッド板の製造装置の断面正面図である。

【図12】

従来の半導体装置用インターポーザの断面図である。

【符号の説明】

- 1・・・半導体チップ
- 2・・・半田バンプ
- 3・・・導電粒子
- 4・・・異方性導電接着剤
- 10・・・配線層
- 11,12・・・エッチングストッパー層
- 13・・・絶縁層
- 17・・・柱状導体
- 18・・・接続用バンプ
- 19, 24, 33・・・銅箔材
- 20,21・・・ニッケルめっき
- 22・・・ニッケルめっき銅箔材
- 23,25・・・巻き戻しリール
- 26・・・エッチングチャンバー
- 27,28・・・電極ロール
- 29・・・真空槽
- 30・・・圧延ユニット
- 31,34・・・半導体装置用インターポーザ形成用クラッド板
- 32・・・巻き取りロール
- 35,37・・・フォトレジスト膜
- 39・・・樹脂
- 100・・・インターポーザ

特平11-164454

101・・・半導体チップ

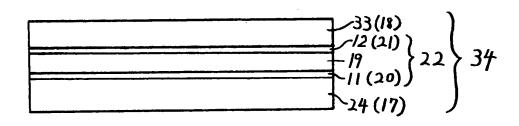
102・・・配線パターン

103・・・ビアホール

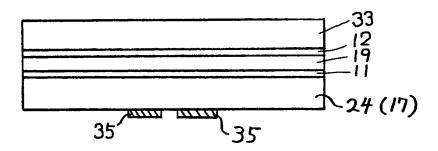
104・・・半田バンプ

【書類名】図面

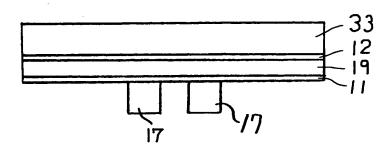
【図1】



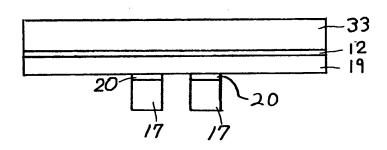
【図2】



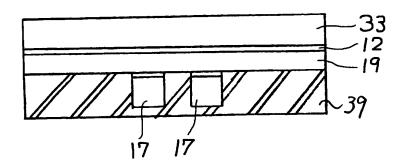
【図3】



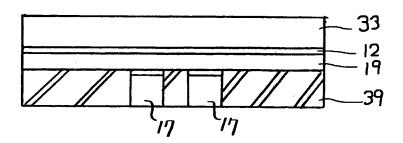
【図4】



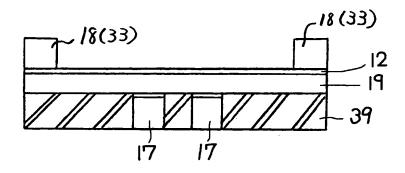
【図5】



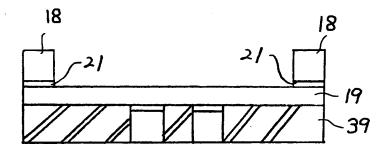
【図6】



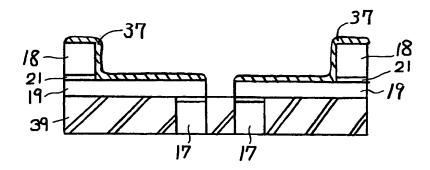
【図7】



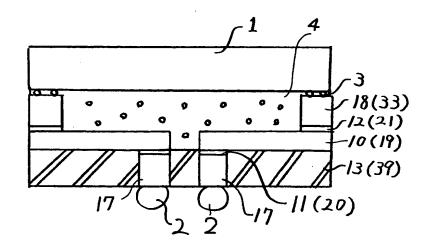
【図8】



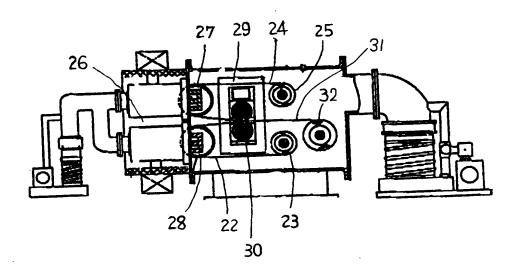
【図9】



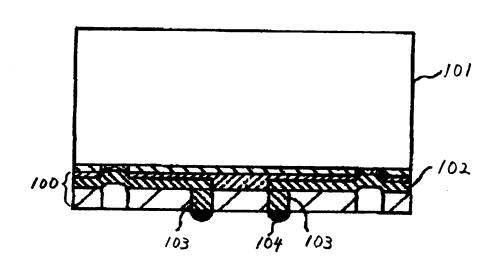
【図10】



【図11】



【図12】



【書類名】 要約書

【要約】

【課題】 安価に製造することができかつ良好な特性を有する半導体装置用インターポーザ形成用クラッド板、半導体装置用インターポーザ及びそれらの製造方法を提供する。

【解決手段】 導体層等10、17、18を形成する銅箔材19、24、33とエッチングストッパー層11、12を形成するニッケルめっき20、21を多層に積層すると共に圧接して半導体装置用インターポーザ形成用クラッド板34を形成し、このクラッド板34を選択的にエッチングして柱状導体17を形成し、配線層10を形成する銅箔材上に絶縁層13を形成し、クラッド板の柱状導体17形成面と反対側に半導体チップ接続用のバンプ18および配線層10を形成することによって、半導体装置用インターポーザを製造する。

【選択図】 図10

認定・付加情報

特許出願の番号

平成11年 特許願 第164454号

受付番号

5 9 9 0 0 5 5 3 7 9 3

書類名

特許願

担当官

第六担当上席 0095

作成日

平成11年 6月15日

<認定情報・付加情報>

【提出日】

平成11年 6月10日

特平11-164454

出願人履歴情報

識別番号

[390003193]

1. 変更年月日 1990年10月11日

[変更理由] 新規登録

住 所 東京都千代田区霞が関1丁目4番3号

氏 名 東洋鋼鈑株式会社

2. 変更年月日 2000年 3月27日

[変更理由] 住所変更

住 所 東京都千代田区四番町2番地12

氏 名 東洋鋼鈑株式会社